

申請案號：
申請日： 年 月 日
案由： 10070

(以上各欄由本局填寫)

積體電路電路布局登記申請書

中華民國 年 月 日

受文者：經濟部智慧財產局

主旨：請准予登記「
之積體電路電路布局權。」

說明：

一、積體電路分類：

- 結構 ☐雙極性 ☐MOS ☐Bi-MOS ☐光學IC ☐其他
- 技術 ☐TTL ☐DTL ☐ECL ☐IIL ☐CMOS
☐NMOS ☐PMOS ☐其他
- 功能 ☐邏輯 ☐記憶 ☐微電腦 ☐線性 ☐其他
- 簡單說明：

二、申請人：

(簽章) 等 人

代表人：

國籍：

地址：

本地址與前向貴局申請者☐相同 ☐不同

ID：

指定應受送達人：

三、創作人：

代表人：

國籍：

電話：

地址：

ID：

四、創作日： 年 月 日

五、首次商業利用日： 年 月 日

六、代理人：

(簽章) 電話：

地址：

ID：

七、檢附下列書件：

- ☐申請書一份。
- ☐說明書一式二份。
- ☐圖式或照片一式二份。
- ☐原文說明書一份。
- ☐成品四顆。
- ☐受讓或繼承證明文件。
- ☐代理人委任書。

八、規費：

新臺幣八千元整(申請費二千元，登記費六千元)